

Универзитет у Београду – Електротехнички факултет

Катедра за рачунарску технику и информатику

2. март 2022. године

Кадровској комисији

Предмет: Продужење радног односа проф. др Мила Томашевића на две године са пуним радним временом

Поштовани чланови Кадровске комисије,

На својој седници одржаној 1. марта 2022. године Катедра за рачунарску технику и информатику (РТИ) је донела одлуку да се Кадровској комисији и Наставно-научном Већу Електротехничког факултета упути молба за продужење радног односа др Мила Томашевића, редовног професора, на две године са пуним радним временом. Седница са дискусијом по овом предмету је одржана преко система MS Teams, а тајно гласање је обављено непосредно након тога преко факултетских сервиса за запослене. Седници са дискусијом је присуствовало 29 чланова Катедре за РТИ са правом гласа, а тајном гласању је такође приступило 29 чланова Катедре са правом гласа. Према устаљеном обичају Катедре, проф. др Мило Томашевић је напустио седницу пре почетка дискусије о овој тачки дневног реда. На тајном гласању, двотрећинском већином (ЗА-28, ПРОТИВ-1, УЗДРЖАН-0) донета је одлука да се Кадровској комисији и Наставно-научном Већу Електротехничког факултета упути молба и предлог за продужење радног односа проф. др Мила Томашевића на две године са пуним радним временом. Проф. др Мило Томашевић се сагласио са предлогом и исказао спремност да настави да ради у пуном капацитету у складу са потребама Катедре, а као пратећи материјал за ову тачку дневног реда приложен је његов достављени извештај о раду редовног професора за последњи петогодишњи период, са свим појединостима његове биографије и библиографије.

Образложење

Др Мило Томашевић је изабран у звање редовног професора на нашем Факултету 15. јула 2015. године, а у мају 2022. године навршава 65 година живота. Највећи део своје каријере професор Томашевић је градио на Катедри за рачунарску технику и информатику, са великом посвећеношћу нашем Факултету, студентима и млађим колегама. Основни разлог да се проф. др Милу Томашевићу продужи радни однос и ангажовање на Катедри јесте чињеница да он тренутно предаје више предмета са великим бројем студената, а да Катедра још увек нема довољан број наставника који би са постојећим оптерећењем могли да преузму ове обавезе. Због тога чланови Катедре за РТИ сматрају да је за квалитетно одржавање наставе веома значајно да

проф. др Мило Томашевић и даље буде ангажован при Катедри за РТИ, како би се премостио период до докторирања и избора у наставничка звања још неких сарадника на овим предметима.

Чланови Катедре сматрају проф. др Мила Томашевића изванредним наставником са непроцењивим искуством у научном и педагошком раду, као и у управљању Факултетом на функцији продекана и декана у изузетно тешким и сложеним околностима којима смо сви били изложени у претходном периоду. За велико поштовање свакако је његова доказана способност да наш Факултет стабилизује и уједини, како најпре на функцији вршиоца дужности декана, тако и касније на функцији декана, у временуведеном значајним делом у тешким условима пандемије. При томе је и сам несмањеним интензитетом обављао своје веома обимне наставне обавезе и успео да интензивира научни рад са млађим колегама. Стављајући интерес Факултета на прво место, посебну пажњу је посвећивао, и посвећује и даље, раду са научним подмлатком, несебично преносећи своје богато знање и искуство, али и коректан и частан став и етичке вредности, како у професионалном смислу, тако и у међуљудским односима. Чланови Катедре су уверени да проф. др Мило Томашевић у предстојећем периоду може да настави свој посвећени рад са студентима на свим нивоима студија, али и да допринесе стасавању и унапређењу млађег наставног кадра, као и угледу Факултета у међуфакултетској сарадњи. Искрено верујемо да је подршка овом нашем предлогу у најбољем интересу не само наше Катедре већ и целог нашег Факултета и његовог напретка у блиској будућности.

Срдачно,

Шеф Катедре за рачунарску технику и информатику

Др Јелица Протић, редовни професор

Мило Томашевић

I. БИОГРАФСКИ ПОДАЦИ

Мило Томашевић је рођен 18. маја 1957. године у Никшићу. Основну школу и гимназију завршио је у Никшићу као носилац дипломе “Луча”, која представља еквивалент Вукове дипломе. Током школовања освајао је прва места на градским, републичким и савезним такмичењима из математике, историје и географије. На Електротехнички факултет у Београду, Одсек за електронику, уписао се 1975. године. Дипломирао је 1980. године са другим највећим просеком на Одсеку за Електронику. Исте године се уписао на постдипломске студије на Електротехничком факултету, на Смеру за електронику. Све испите на постдипломским студијама положио је са оценом 10. Магистарски рад одбранио је 1984. године. Докторску дисертацију одбранио је 1992. године, такође на Електротехничком факултету у Београду. У оквиру научне специјализације боравио је као гостујући истраживач 1990-91. године на универзитету Purdue, West Lafayette, SAD.

Одмах по дипломирању, 1980. године, кандидат се запослио у Институту “Михајло Пупин” у Београду, где је у Лабораторији за рачунарске системе радио до 1995. године на пословима од развојног сарадника – приправника до саветника, са прекидом од годину дана због одслужења војног рока 1984-85. године. У звање доцента са трећином радног времена изабран је 1993. године на Катедри за рачунарску технику и информатику Електротехничког факултета у Београду. На истој Катедри је, затим, 1995. године изабран за доцента са пуним радним временом. За ванредног професора са пуним радним временом изабран је 2000. године, а реизабран је 2006. и 2011. године. У звање редовног професора је изабран 2015. године. Извештај о раду редовног професора у претходном петогодишњем периоду је усвојен у септембру 2020 године. За продекана за сарадњу са привредом изабран је 2015. године, да би у новембру 2017. године изабран за в.д. декана Електротехничког факултета. За декана је изабран 2018. године, да би после истека мандатног периода у октобру 2021, вршио дужност декана још три месеца, до краја 2021. године.

II. НАУЧНИ РАДОВИ

Радови у међународним научним часописима са JCR листе (часописи који имају impact factor)

A) у последњем петогодишњем периоду

1. Mišić M., Kovačev P, Tomašević M., "Improving Performance of Background Subtraction on Mobile Devices: a Parallel Approach" *Journal of Real-Time Image Processing*, November 2021, DOI: 10.1007/s11554-021-01184-x, ISSN: 1861-8200, IF(2020): 2.358, M22.
2. Dundjerski D., Tomašević M., "Automatic Database Troubleshooting of Azure SQL Databases", *IEEE Transaction on Cloud Computing*, DOI: 10.1109/TCC.2020.3007016, July 2020, pp. 1-17, ISSN: 2168-7161, IF(2020): 5.938, M21a.
3. Tomašević V., Tomašević M., “Double Time-Memory Trade-Off in OSK RFID Protocol“, *Wireless Personal Communication*, 108(1), August 2019, pp. 551-568, DOI: 10.1007/s11277-019-06417-8, ISSN: 0929-6212, IF(2019): 1.061, M23.

4. Tomašević V., Tomašević M., Bojanić S., "Interval-based Recording of Generated Pseudo-Random Numbers", *Revista Internacional de Métodos Numéricos para Cálculo y Diseño en Ingeniería*, Vol 35 (2), 33, 2019., DOI:10.23967/j.rimni.2019.06.003, ISSN: 0213-1315, IF(2019): 0.338, M23.
5. Radulović M., Girbal S., Tomašević M., "Low-level Implementation of the SISC Protocol for Thread-level Speculation on a Multi-core Architecture", *Parallel Computing*, vol. 67, Issue C, September 2017, pp. 1-19, DOI: 10.1016/j.parco.2017.07.007, ISSN: 0167-8191, IF(2017): 0.938, M23.
6. Blagojević V., Bojić D., Bojović M., Cvetanović M., Đorđević J., Đurđević Đ., Furlan B., Gajin S., Jovanović Z., Milićev D., Milutinović V., Nikolić B., Protić J., Punt M., Radivojević Z., Stanisavljević Ž., Stojanović S., Tartalja I., Tomašević M., Vuletić P., "A Systematic Approach to Generation of New Ideas for PhD Research in Computing", *Advances in Computers*, Vol. 104, January 2017., pp. 1-32, 10.1016/bs.adcom.2016.09.001 ISSN: 0065-2458, IF(2017): 1.514, M22.

Б) пре последњег петогодишњег периода

7. Trobec R., Vasiljević R., Tomašević M., Milutinović V., Beivide R., Valero M., "Interconnection Networks in Petascale Computer Systems: a Survey", *ACM Computing Surveys*, Vol. 49, No. 3, September 2016, pp. 1-25, ISSN: 0360-0300, IF(2016): 6.748, M21a.
8. Dundjerski D., Tomašević M., "GPU-Based Parallelization of the OSPF and BGP Routing Protocols", *Concurrency and Computation: Practice and Experience*, Vol. 27, Issue 1, January 2015, pp. 237-251, ISSN: 1532-0626, IF(2015): 0.942, M22.
9. Radulović M., Tomašević M., Milutinović V., "Register-Level Communication in Speculative Chip Multiprocessors", *Advances in Computers*, vol. 92, January 2014, pp. 1-66, ISSN: 0065-2458, IF: 0.489 (2013), M23.
10. Vitorović A., Tomašević M., Milutinović V., "Manual Parallelization versus State-of-the-art Parallelization Techniques: the SPEC CPU2006 as a Case Study", *Advances in Computers*, vol. 92, January 2014, pp. 203-251, ISSN: 0065-2458, IF: 0.489 (2013), M23.
11. Tomašević V., Tomašević M., "An Analysis of Chain Characteristics in the Cryptanalytic TMTO Method", *Theoretical Computer Science*, Vol. 501, August 2013, pp. 52-61, ISSN: 0304-3975, IF(2013): 0.516, M23.
12. Punt M., Tomašević M., Đorđević J., "Evaluation and Analysis of an On-line Error Detection Monitoring Technique", *Computers and Electrical Engineering*, Vol. 39, Issue 2, February 2013, pp. 261-273, ISSN: 0045-7906, IF(2013): 0.992, M22.
13. Tomašević M., Bojović M., Đorđević J., "A Hardware Implementation of the Mechanism of Multiprocessing", *Microprocessors and Microsystems*, Vol. 23, December 1999, pp. 471-479, ISSN: 0141-9331, IF(1999): 0.151, M23.
14. Bojović M., Tomašević M., Đorđević J., "The Interactive Development and Testing System for a RISC-Style Processor," *The Computer Journal*, Vol. 42, No. 5, 1999., ISSN: 0010-4620, IF(1999): 0.349, M23.
15. Đorđević J., Tomašević M., Bojović M., Potić V., Randić S., "An Operating System Accelerator," *Journal of Systems Architecture*, Vol. 44, No. 9-10, June 1998, pp. 737-754, ISSN: 1383-7621, IF(1998): 0.029, M23.

16. Protić J., Tomašević M., Milutinović V., "Distributed Shared Memory: Concepts and Systems," *IEEE Parallel & Distributed Technology*, Vol. 4, No. 2, Summer 1996, pp. 63-79, ISSN: 1063-6552, IF(1998): 1.727, M21.
17. Grujić A., Tomašević M., Milutinović V., "A Simulation Study of Hardware-Oriented DSM Approaches", *IEEE Parallel & Distributed Technology*, Vol. 4, No. 1, Spring 1996, pp. 74-83, ISSN: 1063-6552, IF(1998): 1.727, M21.
18. Tomašević M., Milutinović V. "The Word-invalidate Cache Coherence Protocol," *Microprocessors and Microsystems*, Vol. 20, No. 1, March 1996, pp. 3-16, ISSN: 0141-9331, IF(1997): 0.163, M23.
19. Savić, S., Tomašević M., Milutinović V. "Improved RMS for the PC Environment," *Microprocessors and Microsystems*, Vol. 19, No. 10, December 1995, pp. 609-619, ISSN: 0141-9331, IF(1997): 0.163, M23.
20. Tomašević M., Milutinović V., "Hardware Approaches to Cache Coherence in Shared-Memory Multiprocessors, Part 2," *IEEE Micro*, Vol.14., No.6, December 1994., pp. 61-66, ISSN: 0272-1732, IF: 0.43, M22.
21. Tomašević M., Milutinović V., "Hardware Approaches to Cache Coherence in Shared-Memory Multiprocessors, Part 1," *IEEE Micro*, Vol.14., No.5, October 1994., pp. 52-59, ISSN: 0272-1732, IF: 0.43, M22.

Радови у међународним научним часописима ван JCR листе (часописи који немају impact factor)

1. Radulović M., Tomašević M., "A Proposal for Register-level Communication in a Speculative Chip Multiprocessor", *ETF Journal of Electrical Engineering, University of Montenegro*, Vol. 15, No. 1, May 2006, pp. 91-98. ISSN 0352 – 5207.
2. Tomašević M., Protić J., Savić S., Jovanović M., Grujić A., Milutinović V. "A Reflective Memory System for Personal Computers", *The IPSI Transactions on Internet Research*, Vol. 2, No. 2, July 2006, pp. 7-12. ISSN: 1820-4503
3. Radulović M., Tomašević M. "On Reducing Overheads in CMP TLS Integrated Protocols", *The IPSI Bgd Transactions on Internet Research*, Vol. 3, No. 1, January 2007, pp. 11-17. ISSN: 1820-4503
4. Đorđević J., Bojović M., Tomašević M., Lazić B., Velašević D., "A RISC-Style Hardware Accelerator for Operating Systems," *International Journal of Computers and Applications*, Vol. 21, No. 2, 1999, pp. 50-55, ISSN: 1206-212X.

Поглавља у монографијама националног значаја

1. V.Tomašević and M.Tomašević, Application of the innovative IT technologies in insurance, in *Contemporary challenges and sustainability of the insurance industry*, Chapter 23, University of Belgrade - Faculty of Economics, 2021, pp. 283-298.
2. V.Tomašević and M.Tomašević, Insurance issues regarding cyber security threats, in *Insurance market after COVID-19*, Chapter 23, University of Belgrade - Faculty of Economics, 2020, pp. 421-440.
3. Milutinović, V., Tomašević, M., Protić, J., Savić, S., Jovanović, M., and Grujić, A., "A Reflective Memory System for Personal Computers" *Surviving the Design of Microprocessor and Multimicroprocessor Systems – Lessons Learned by Milutinović, V.*, John Wiley & Sons, 2000.

Предавања по позиву одржана на међународном скупу

А) у последњем петогодишњем периоду

1. Mišić M., Protić J., Tomašević M. "Improving Source Code Plagiarism Detection: Lessons Learned", *25th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2017.

Б) пре последњег петогодишњег периода

2. Tomašević M., Milutinović V., "Shared-Memory Multiprocessors", *2nd International Conference on Parallel Processing and Applications (PPAM'97)* Zakopane, Poland, September 1997.
3. Tomašević M., Protić J., Milutinović V., "Contemporary Issues in Shared-Memory Multiprocessors", *HIPC-97 Asian High Performance Conference*, Seoul, Korea, April 97.
4. Protić J., Tomašević M., Milutinović V., "Distributed Shared Memory: Concepts and Systems," *23th International Symposium on Computer Architecture (ISCA 23)*, Philadelphia, PA, USA, May 1996.
5. Tomašević M., Tartalja I., Milutinović V., "Hardware and Software Approaches to Cache Coherence in Shared-Memory Multiprocessors", *Specialized workshop on cache consistency problem*, University of Pisa, Pisa, Italy, January 96.
6. Tomašević M., Milutinović V., "Tutorial on Hardware Approaches to Cache Coherence in Shared-Memory Multiprocessors", *2th International Symposium on High-Performance Computer Architecture (HPCA)*, San Jose, CA, USA, February 1996.
7. Tomašević M., Milutinović V., "Hardware Approaches to Cache Coherence in Shared-Memory Multiprocessors", *22th International Symposium on Computer Architecture (ISCA 22)*, Santa Margherita Ligure, Italy, June 1995.

Радови у домаћим научним часописима

А) у последњем петогодишњем периоду

1. Tomašević V., Tomašević M., "Analysis and Evaluation of Three Methods for Tag Identification in OSK RFID Protocol", *Telfor Journal*, Vol. 11, No. 1, 2019., ISSN: 1821-3251.
2. Dundjerski D., Lazić S., Tomašević M., Bojić D., "An Extended Evaluation of Schema Issue Advisor in the Azure SQL Database," *Telfor Journal*, Vol. 10, No. 2, 2017., pp. 91-96, 2018., ISSN: 1821-3251.
3. Vesović M., Smiljanić A., Tomašević M., "Speeding up IP Lookup Procedure in Software Routers by Means of Parallelization," *Telfor Journal*, Vol. 9, No. 1, 2017., pp. 2-7, 2017. ISSN: 1821-3251.

Б) пре последњег петогодишњег периода

4. Mišić M., Nikolov D., Tomašević M., "Analysis of CPU and GPU Implementations of Convolution Reverb Effect", *Telfor Journal*, Vol. 8, No. 2, 2016., pp. 121-126. ISSN: 1821-3251.

5. Mišić M., Dašić D., Tomašević M., "An Analysis of OpenACC Programming Model: Image Processing Algorithms as a Case Study", *Telfor Journal*, Vol. 6, No. 1, 2014., pp. 53-58. ISSN: 1821-3251.
6. Mišić M., Tomašević M., "Data Sorting Using Graphics Processing Units", *Telfor Journal*, Vol. 4 No.1, 2012, ISSN: 1821-3251.
7. Milivojević M., Đurđević Đ., Tomašević M., "Architecture of a System for Interactive Training and Testing in Algorithms and Data Structures", *Telfor Journal*, Vol.3 No.1 (2011). ISSN: 1821-3251.
8. Tomašević V., Tomašević M., "Pregled i analiza kriptanalitičkih TMTO metoda", *Singidunum revija*, Beograd, oktobar 2010., pp. 141-152. ISSN: 1820-8819.
9. Radulović M., Tomašević M. "On Reducing Overheads in CMP TLS Integrated Protocols", *The IPSI Bgd Transactions on Internet Research*, Vol. 3, No. 1, January 2007, pp. 11-17. ISSN: 1820-4503.
10. Tomašević M., Protić J., Savić S., Jovanović M., Grujić A., Milutinović V. "A Reflective Memory System for Personal Computers", *The IPSI Bgd Transactions on Internet Research*, Vol. 2, No. 2, July 2006, pp. 7-12. ISSN: 1820-4503.

Радови у зборницима радова међународних конференција

А) у последњем петогодишњем периоду

1. Kovačev P., Mišić M., Tomašević M. "Parallelization of the Mixture of Gaussians Model for Motion Detection on the GPU", *Zooming Innovation in Consumer Electronics International Conference 2018 (ZINC)*, Novi Sad, Serbia, May, 2018.
2. Dundjerski D., Lazić S., Tomašević M., Bojić D., "Improving Schema Issue Advisor in the Azure SQL Database", *25th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2017.
3. Mišić M., Protić J., Tomašević M. "Improving Source Code Plagiarism Detection: Lessons Learned", *25th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2017.
4. Vlahović T., Mišić M., Tomašević M., Karadžić A., Rikalo A., "Extending Valgrind framework with the MIPS MSA Support", *Zooming Innovation in Consumer Electronics International Conference 2017 (ZINC)*, Novi Sad, Serbia, May, 2017.

Б) пре последњег петогодишњег периода

5. Dundjerski D., Nikolić B., Tomašević M., "A New CUDA Web-based Learning Environment", *3rd International Conference on Electrical, Electronic and Computing Engineering (IcETRAN)*, Zlatibor, Serbia, June 2016.
6. Vesović M., Smiljanić A., Tomašević M., "Speeding-up IP Lookup Procedure in Software Routers by Means of Parallelization", *24th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2016.
7. Nikolov D., Mišić M., Tomašević M., "GPU-based Implementation of Reverb Effect", *23th Telecommunications Forum (TELFOR)*, Belgrade, Serbia, November 2015.

8. Mišić M., Bethune I., Tomašević M., "Automated Regression Testing and Code Coverage Analysis of the CP2K Application", *7th IEEE International Conference on Software Testing, Verification, and Validation*, Cleveland, USA, April 2014.
9. Milić U., Gelado I., Puzović N., Ramirez A., Tomašević M., "Parallelizing General Histogram Application for CUDA Architecture", *International Conference on Embedded Computer Systems: Architectures, Modeling, and Simulation*, Samos, Greece, July 2013.
10. Štrbac-Savić S., Tomašević M., "Comparative Performance Evaluation of the AVL and Red-Black Trees", *V Balcan Conference in Informatics*, Novi Sad, Serbia, September 2012.
11. Mišić M., Đurđević Đ., Tomašević M., "Evolution and Trends in GPU Computing", *35th International Convention on Information, Communication and Electronics Technology (MIPRO)*, Opatija, Croatia, Maj 2012.
12. Mišić M., Tomašević M., "Analysis of Parallel Sorting Algorithms on Different Parallel Platforms", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, Fiuggi, Italy, July 2011.
13. Punt M., Djordjević J., Tomašević M., "A Simulation Environment for the On-Line Monitoring of a Fault Tolerant Flight Control Computer", *IEEE Eastern European Regional Conference on the Engineering of Computer Based Systems*, Novi Sad, September 2009.
14. Radulović M., Girbal S., Tomašević M., "Evaluating the SISC TLS Protocol through Structural Simulation", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, Terrasa, Barcelona, Spain, July 2009.
15. Stojanović S., Furlan B., Tomašević M., Milutinović V., "An Overview of Concurrency Support in Accessing Shared Data in SMPs," *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, Italy, July 2008.
16. Radulović M., Girbal S., Tomašević M., "Simulation Support for Speculative Multithreading Processors", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, Italy, July 2008.
17. Radulović M., Tomašević M., "Towards an Improved Integrated Coherence and Speculation Protocol", *IEEE EUROCON2007*, Warsaw, Poland, September 2007.
18. Radulović M., Tomašević M., "Support for Thread-Level Speculation in Chip Multiprocessors", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, Italy, July 2007.
19. Radulović M., Tomašević M., "An Aggressive Register-level Communication in a Speculative Chip Multiprocessor", *IEEE EUROCON2005*, Belgrade, Serbia, November 2005.
20. Tomašević M., Puzović N., Leković S., "Analysis and Improvement of Replacement Algorithms in SMP cache memory systems", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, Italy, July 2005.
21. Elahresh M., Djordjević J., Tomašević M., Aleksić M., "An Improved On-Line Monitoring Technique for a Fault-Tolerant Computing Node", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, Canada, 2004.
22. Tončev M., Tomašević M., Djordjević J., Aleksić M., "Improving Performance of a DSM System by the Communication Controller Organization", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, Canada, 2004.

23. Tončev M., Djordjević J., Tomašević M., Aleksić M., "Multithreaded Communication Controller For Efficient DSM Multiprocessors", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, Canada, 2001.
24. Tončev M., Tomašević M., Aleksić M., "The Impact of Out-of-Order Message Delivery on Cache Coherence Protocols", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, Canada, 2001.
25. Milutinović V., Marković B., Tomašević M., Tremblay M. "The Split Temporal/Spatial Cache: A Complexity Analysis," *Proceedings of 6th SCIzzL*, Santa Clara, USA, September 1996,
26. Milutinović V., Marković B., Tomašević M., Tremblay M. "The Split Temporal/Spatial Cache: A Performance Analysis," *Proceedings of 5th SCIzzL*, Santa Clara, USA, March 1996,
27. Protić J., Tartalja I., Tomašević M., "Memory Consistency Models for Shared Memory Multiprocessors and DSM Systems," *Proceedings of the MELECON96*, Bari, Italy, May 1996.
28. Milutinović V., Tomašević M., Marković B., Tremblay M. "A New Cache Architecture Concept: The Split Temporal/Spatial Cache," *Proceedings of the MELECON96*, Bari, Italy.
29. Protić J., Tomašević M., Milutinović V., "A Survey of Distributed Shared Memory Systems," *28th Hawaii International Conference on System Sciences*, Maui, USA, January 1995.
30. Jovanović M., Tomašević M., Milutinović V., "A Simulation Analysis of Two Reflective Memory Approaches," *28th Hawaii International Conference on System Sciences*, Maui, USA, January 1995.
31. Protić J., Tomašević M., Milutinović V., "A Survey of Distributed Shared Memory Approaches," *Proceedings of XVI Int. Symposium on Nuclear Electronics and Computing*, Varna, Bulgaria, September 1994.
32. Jovanović M., Tomašević M., Milutinović V., "Design Issues in Block-Oriented Reflective Memory System," *Proceedings of XVI Int. Symposium on Nuclear Electronics and Computing*, Varna, Bulgaria, September 1994.
33. Grujić A., Tomašević M., Milutinović V., "A Simulation Study of Hardware-Oriented DSM Approaches", *IEEE Region 10's 9th Annual International Conference*, Singapore, August 1994.
34. Graovac S., Tomašević M., Benčik R., Radosavljević A., "Train Driving Simulator," *5th International Training Equipment Conference*, Hague, Netherland, April 1994.
35. Tomašević M., Milutinović V., "A Survey of Hardware Solutions for Maintenance of Cache Coherence in Shared-Memory Multiprocessors", *26th Hawaii International Conference on System Sciences*, Maui, USA, January 1993.
36. Tomašević M., Milutinović V., "A Simulation Study of Snoopy Cache Coherence Protocols", *25th Hawaii International Conference on System Sciences*, Maui, USA, January 1992.

Радови у зборницима радова домаћих конференција

А) у последњем петогодишњем периоду

1. Mišić M., Jovanović K., Drašković D., Žarković M., Tomašević M., “Godine partnerstva: saradnja sa privredom na Elektrotehničkom fakultetu Univerziteta u Beogradu u periodu 2016.-2021.”, *XXVIII skup „Trendovi razvoja“*, Univerzitet u Novom Sadu, Fakultet tehničkih nauka, Kopaonik, Februar 2021
2. Drašković D., Šekularac T., Srbijanović A., Nikolić B., Protić J., Cvetanović M., Ivaniš P., Tomašević M., “Novi pristupi u daljinskoj nastavi i radu stručnih tela Elektrotehničkog fakulteta u Beogradu tokom pandemije Covid-19”, *XXVII skup „Trendovi razvoja“*, Univerzitet u Novom Sadu, Fakultet tehničkih nauka, Kopaonik, Februar 2021.
3. Tomašević V., Tomašević M., “Ubrzanje postupka identifikacije taga kod OSK RFID protokola“, *XXVI Telekomunikacioni forum TELFOR*, Beograd, Novembar 2018.
4. Mišić M., Protić J., Tomašević M., “Pravci unapređenja softverskih sistema za detekciju plagijarizma u izvornom programskom kodu u akademskom okruženju”, *XXIII skup „Trendovi razvoja“*, Univerzitet u Novom Sadu, Fakultet tehničkih nauka, Kopaonik, Februar, 2017
5. Mišić M., Dacić A., Jovanović V., Protić J., Tomašević M., “Disciplinska odgovornost studenata kroz pravilnike, disciplinske mere, stavove studenata i analizu podataka”, *XXIII skup „Trendovi razvoja“*, Univerzitet u Novom Sadu, Fakultet tehničkih nauka, Kopaonik, Februar, 2017.

Б) пре последњег петогодишњег периода

6. Mišić M., Nikolov D., Protić J., Tomašević M., “Paralelizacija GST algoritama za detekciju sličnosti u programskom kodu“, *XXIV Telekomunikacioni forum TELFOR*, Beograd, Novembar 2016.
7. Tomašević V., Tomašević M., “Time-Memory Trade-Off in RFID Systems“, *SINTEZA2016 International Scientific Conference*, Belgrade, April 2016.
8. Mišić M., Živković M., Protić J., Tomašević M., “Detekcija sličnosti u programskom kodu korišćenjem GST algoritma“, *YUINFO 2016*, Kopaonik, Mart 2016.
9. Francuski M., Mišić M., Tomašević M., “Simulacija računarskog protivnika u igri potapanje brodova na Android platformi“, *YUINFO 2013*, Kopaonik, 2013.
10. Mišić M., Dašić D., Tomašević M., “Analiza primene OpenACC direktiva u implementaciji algoritama za obradu slike“, *XXI Telekomunikacioni forum TELFOR*, Beograd, Novembar 2013.
11. Miletić S., Mišić M., Tomašević M., “Implementacija grafovskih algoritama korišćenjem grafičkih procesora”, *Konferencija za ETRAN*, Zlatibor, Jun 2013.
12. Ilić V., Mišić M., Tomašević M., “Primena grafičkih procesora u obradi zvučnih signala“, *XX Telekomunikacioni forum TELFOR*, Beograd, Novembar 2012.
13. Tomašević V., Tomašević M., “Kompromis između vremenskih i memorijskih zahteva u kriptoanalitičkom postupku“, *XX Telekomunikacioni forum TELFOR*, Beograd, Novembar 2012. (Predavanje po pozivu)
14. Mišić M., Tomašević M., “Analiza performansi memorijske hijerarhije na CUDA grafičkim procesorima”, *Konferencija za ETRAN*, Zlatibor, Jun 2012.

15. Štrbac-Savić S., Tomašević M., "Analiza performansi skoro balansiranih stabala binarnog pretraživanja", *Konferencija za ETRAN*, Zlatibor, Jun 2012.
16. Štrbac-Savić S., Tomašević M., "Analiza tehnika za reorganizaciju samopodešavajućih stabala", *XI Naučno-stručni simpozijum Infoteh*, Jahorina, Mart 2012.
17. Mišić M., Tomašević M., "Sortiranje podataka korišćenjem grafičkih procesorskih jedinica", *XIX Telekomunikacioni forum TELFOR*, Beograd, Novembar 2011.
18. Dunderski D., Tomašević M., "Paralelizacija izbora najboljih ruta u BGP protokolu pomoću grafičkog procesora", *XIX Telekomunikacioni forum TELFOR*, Beograd, Novembar 2011.
19. Milivojević M., Đurđević Đ., Tomašević M., "Sistem za interaktivnu obuku i testiranje znanja iz algoritama i struktura podataka", *XVIII Telekomunikacioni forum TELFOR*, Beograd, Novembar 2010.
20. Radulović M., Tomašević M., "A Proposal for Register-level Communication in a Speculative Chip Multiprocessor", *XLIX Konferencija za ETRAN*, Budva, Jun 2005.
21. Elahresh M., Đorđević J., Tomašević M., "Evaluation of a Fault-Tolerant Computing Node", *XLIV Konferencija za ETRAN*, Sokobanja, Jun 2000.
22. Elahresh M., Tomašević M., Đorđević J., "A Simulator for a Fault-Tolerant Computing Node", *XLIV Konferencija za ETRAN*, Sokobanja, Jun 2000.
23. Elahresh M., Đorđević J., Tomašević M., "DASS – An Improved Monitoring Technique", *XLIII Konferencija za ETRAN*, Zlatibor, Septembar 1999.
24. Elahresh M., Tomašević M., Đorđević J., "The On-line Error Detection Using the Monitoring Technique", *Informacione tehnologije*, Žabljak, Mart 1998.
25. Tončev M., Tomašević M., Đorđević J., "Višekontekstni komunikacioni kontroler za efikasni DSM multiprocesor", *XLII Konferencija za ETRAN*, Vrnjačka Banja, Jun 1998.
26. Tončev M., Tomašević M., Đorđević J., "Dinamička simulacija multiprocesora sa distribuiranom zajedničkom memorijom", *XLI Konferencija za ETRAN*, Zlatibor, Jun 1997.
27. Jovanović M., Tomašević M., "Analiza složenosti osnovnog i poboljšanog sistema sa reflektivnom memorijom", *XL Konferencija ETRAN-a*, Budva, Jun 1996.
28. Protić J., Tartalja I., Tomašević M., "Prilog razumevanju memorijskih modela konzistencije", *YU INFO96*, Brezovica, April 1996.
29. Tončev M., Tomašević M., Đorđević J., Milutinović V., "Statistička analiza korišćenja primitiva protokola za održavanje keš koherencije kod DSM multiprocesora", *YU INFO96*, Brezovica, April 1996.
30. Protić J., Tomašević M., Milutinović V., "Pregled DSM procesiranja: sistemi", *XXXIX Konferencija ETRAN-a*, Zlatibor, Jun 1995.
31. Jovanović M., Tomašević M., "Analitičko modeliranje performansi RM/MC sistema", *XXXIX Konferencija ETRAN-a*, Zlatibor, Jun 1995.
32. Jovanović M., Tomašević M., "Simulaciono poređenje dva pristupa sistema sa reflektivnom memorijom", *YU INFO95*, Brezovica, 1995.
33. Protić J., Tomašević M., Milutinović V., "Pregled DSM procesiranja: koncepti", *YU INFO95*, Brezovica, Mart 1995.
34. Tomašević M., Benčik R., Graovac S., "Računarska podrška trenažera za obuku mašinovođa", *JUŽEL94*, Vrnjačka Banja, Oktobar 1994.

35. Savić S., Tomašević M., Milutinović V., "Simulacija i implementacija jednog koncepta distribuirane deljene memorije", *XXXVIII Konferencija ETAN-a*, Niš, Jun 1994.
36. Grujić A., Tomašević M., Milutinović V., "Simulaciona analiza tri DSM pristupa", *XXXVIII Konferencija ETAN-a*, Niš, Jun 1994.
37. Tomašević M., Milutinović V., "Analitička evaluacija decentralizovanih protokola za koherenciju keš memorija", *XXXVII Konferencija ETAN-a*, Beograd, Jun 1993.
38. Tomašević M., Gobović A., Milutinović V., "Simulator multiprocesorskog sistema sa zajedničkom memorijom i zajedničkom magistralom", *XXXVI Konferencija ETAN-a*, Kopaonik, Jun 1992.
39. Tomašević M., Milutinović V., "Dvonivoska hijerarhija keš memorija u multiprocesorskim sistemima sa zajedničkom memorijom i zajedničkom magistralom", *XXXV Konferencija ETAN-a*, Ohrid, Jun 1991.
40. Tomašević M., Džigurski O., Petronijević D., "Simulacija grafičkog prikazivanja podataka u avionskim računarskim sistemima", *XXXIV Konferencija ETAN-a*, Zagreb, Jun 1990.
41. Tomašević M., Džigurski O., Vojvodić I., Petronijević D., "Distribuirani računarski sistem za simulaciju dinamičkih sistema u realnom vremenu", *XXXIII Konferencija ETAN-a*, Novi Sad, Jun 1989.
42. Tomašević M., Đorđević J., Potić V., "Razmatranje arhitekture procesora multiprocesne obrade", *XXX Konferencija ETAN-a*, Herceg Novi, Jun 1986.
43. Đorđević J., Potić V., Randić S., Tomašević M., Bojović M., "Analiza preklapanja mikroinstrukcija procesora multiprocesne obrade", *XXVIII Konferencija ETAN-a*, Split, Jun 1984.
44. Bojović M., Đorđević J., Tomašević M., Potić V., Randić S., "Komandni jezik za upravljanje procesorom multiprocesne obrade", *XXVIII Konferencija ETAN-a*, Split, Jun 1984.
45. Đorđević J., Tomašević M., "Simulator procesora multiprocesne obrade", *XXVIII Konferencija ETAN-a*, Struga, Jun 1983.
46. Đorđević J., Randić S., Tomašević M., "Mikroasembler procesora multiprocesne obrade", *XXVII Konferencija ETAN-a*, Subotica, Jun 1982.
47. Potić V., Đorđević J., Lazić B., Velašević D., Randić S., Tomašević M. "Arhitektura i organizacija procesora multiprocesne obrade", *XXVII Konferencija ETAN-a*, Subotica, Jun 1982.

Радови у публикацијама страних и домаћих научних института

1. Tomašević M., Radulović M., "Speculative Chip Multiprocessors", *Proceedings of International Workshop devoted to the 25th Anniversary of Faculty of Natural Sciences*, Podgorica, September 2005, pp. 168-186.

Књиге, монографије и уџбеници

1. Tomašević M., Milutinović V., *Cache Coherence Problem in Shared Memory Multiprocessors: Hardware Solutions*, IEEE Computer Society Press, Los Alamitos, CA, USA, July 1993.

2. Protić, J., Tomašević M., Milutinović V., *Distributed Shared Memory: Concepts and Systems*, IEEE Computer Society Press, Los Alamitos, CA, USA, July 1997.
3. Tomašević M., *Algoritmi i strukture podataka*, (406 страна), Akademski misao, Beograd, 2008.

Дисертације

1. **Томашевић М.**, “Софтверски систем за развој микропрограма процесора мултипроцесне обраде”, магистарска теза, Електротехнички факултет у Београду, септембар 1984.
2. **Томашевић М.**, “Нови хардверски протокол за кохеренцију кеш меморија у мултипроцесорским системима са заједничком меморијом”, докторска теза, Електротехнички факултет у Београду, децембар 1992.

Одзив на радове

По подацима базе **Google Scholar** има 1284 цитата и *h*-indeks 15. По подацима базе **Scopus** има 309 цитата и *h*-indeks 8.

III. НАСТАВНЕ АКТИВНОСТИ

Ангажовање у настави

Као хонорарни доцент Електротехничког факултета са трећином радног времена почео је да држи наставу на Војно-техничкој академији 1993. године и на редовним студијама 1994. године, а од 1995. године као доцент са пуним радним временом.

На редовним студијама на Електротехничком факултету у Београду држао је предавања из *Програмских језика* (друга година), *Структуре података* (трећа година), а сада држи наставу из *Програмирања 1 и 2* (одсеци ОО и СИ), *Алгоритама и структура података* (одсек ИР), *Алгоритама и структура података 1 и 2* (одсек СИ) и *Мултипроцесорских система* (одсеци ИР и СИ). На мастер и докторским студијама на модулу за Рачунарску технику и информатику држи предмет *Мултипроцесорски системи*, а на докторским студијама на модулу са Софтверско инжењерство предмете *Принципи програмских језика* и *Формални језици и аутомати*. На Војно-техничкој академији КОВ-а, као и на Ваздухопловној војно-техничкој академији у Жаркову, држао је предмете *Рачунари у телекомуникацијама*, *Архитектура рачунара II*, *Програмски језици и методе програмирања* и *Структуре података*.

Држао је предавања и на постдипломској настави која се за стране студенте изводила на енглеском језику на Електротехничком факултету и то на магистарским студијама из предмета *Computer programming* и на докторским студијама из предмета *Multiprocessor systems*.

Држао је наставу и на другим сродним факултетима. На Електротехничком факултету у Подгорици предавао је курс *Дигитални рачунари*, а на Природно-математичком факултету у Подгорици предавао је предмете *Организација рачунарских система*, *Програмски језици* и *Објектно-оријентисано програмирање*, као и на постдипломским студијама. Држао је наставу из *Програмских језика* и на Одсеку за рачунарску технику и информатику Универзитета "Никола Тесла" у Книну. На Техничком факултету у Чачку предавао је предмет *Програмски језици*. На Електротехничком факултету у Бањалуци предавао је предмет *Архитектура рачунара* и *Структуре*

података и алгоритми. На Електротехничком факултету у Источном Сарајеву предавао је предмет *Алгоритми и структуре података*.

У оквиру предмета *Алгоритми и структуре података 1 и 2* и *Мултипроцесорски системи* учествовао је у формирању лабораторијских вежби и организацији израде обавезних домаћих задатака које студенти самостално раде на рачунару и затим усмено бране. На сличан начин је учествовао у формирању курсева *Практикум из Програмирања 1* и *Практикум из Програмирања 2* који су потпуно оријентисани ка практичној настави програмирања. Учествовао је и у значајном иновирању и реорганизовању курсева *Програмирања 1* и *2* по акредитацији из 2019. године.

Књига 3. се користи као уџбеник за комплетно градиво из предмета *Алгоритми и структуре података*, као и *Алгоритми и структуре података 1 и 2*. Ова књига се користи као уџбеник и на неким другим универзитетима у Србији и у региону.

Књиге 1 и 2 су коришћене као литература за предмет *Мултипроцесорски системи*, као и на постдипломској настави из области мултипроцесорских система. Ове књиге у издању IEEE Computer Society Press су коришћене у постдипломској настави и на неким универзитетима у иностранству. Оне су, такође, имале значајну продају и цитираност у претходном периоду.

Треба напоменути да је већина ових предмета представља масовне обавезне курсеве на првој и другој години на оба студијска програма Електротехничког факултета. Курсеви су из *Програмирања 1* и *Програмирања 2* су обавезни за све студенте на првој години Електротехничког факултета, и на студијском програму Електротехника и рачунарство и на студијском програму Софтверско инжењерство. Курс *Алгоритми и структуре података 1* је обавезан на првој години, а курс *Алгоритми и структуре података 2* је обавезан на другој години студијском програму Софтверско инжењерство. Курс *Алгоритми и структуре података* је обавезан на другој години на модулу Рачунарска техника и информатика и слуша га врло велики број студената. Наставно оптерећење кандидата и у летњем и у зимском семестру знатно је веће од просечног оптерећења на Електротехничком факултету.

Оцене на студентским анкетама

Наставни рад Мила Томашевића је оцењиван позитивно на свим студентским анкетама. Аритметичка средња оцена коју је добио на анкетама за вредновање рада наставника и сарадника на предметима са 10 и више анкетираних студената износи 4.42, а аритметичка средња оцена износи 4.43.

Просечне аритметичке средње оцене на предметима са 10 и више анкетираних студената у последњем петогодишњем периоду износе:

- школска 2016/2017. - 4.45,
- школска 2017/2018. - 4.53,
- школска 2018/2019. - 4.52,
- школска 2019/2020. - 4.64,
- школска 2020/2021. - 4.57.

Руковођење дипломским, магистарским и докторским радовима

На Електротехничком факултету био је ментор два докторска рада и коментор три докторска рада (у последњем петогодишњем периоду ментор једног докторског и коментор два докторска рада). Ментор је и једног докторског рада одбрањеног на Природно-математичком факултету у Подгорици.

Био је ментор 9 магистарских радова, 32 мастер рада, 16 дипломских радова петогодишњих студија и 72 завршна рада четворогодишњих студија. Учествовао је у 11 комисија за одбрану докторских радова и 21 комисији за одбрану магистарских радова на Електротехничком факултету у Београду Такође, учествовао је у више од 30 комисија за докторске и магистарске радове на Факултету техничких наука у Новом Саду, на Електротехничком факултету и Природно-математичком факултету Универзитета Црне Горе у Подгорици, на Факултету за рачунарство и информатику у Љубљани, Електронском факултету у Нишу, на Universitat Politecnica de Catalunya (UPC) у Барселони, на Факултету техничких наука у Чачку и на Ваздухопловно-техничкој војној академији.

Резултати у развоју научно-наставног подмлатка на факултету

Био је коментор докторских радова за два кандидата који су, затим, изабрани за доценте на Катедри за рачунарску технику и информатику (Марко Мишић, 2017. године, и Живојин Шуштран, 2022. године).

IV. СТРУЧНЕ АКТИВНОСТИ

Пројекти и студије

Кандидат је био учесник више десетина академских и комерцијалних домаћих и међународних пројеката који су као резултат имали реализације хардверско-софтверских производа и студије, а неки су неки имали и значајне иновативне реализације. Неки од важнијих су:

1. Развој и реализација процесора мултипроцесне обраде. Пројекат је рађен у Институту “Михајло Пупин”, Београд, у сарадњи са Институтом проблема управљања, Москва, за наручиоце из СССР.
2. Студија Дистрибуирани рачунарски системи. Студија је рађена у Институту “Михајло Пупин”, Београд, за специјалног наручиоца из Југославије.
3. Студија Мултипроцесни рачунарски системи. Студија је рађена у Институту “Михајло Пупин”, Београд, за специјалног наручиоца из Југославије.
4. Идејни пројект домаћег покретног рачунара посебне намене. Пројект је рађен у Институту “Михајло Пупин”, Београд, за специјалног наручиоца из Југославије.
5. Пројект пословног рачунара IMP86, Институт “Михајло Пупин”, Београд, за Информатику.
6. Рачунарски систем за вођење беспилотне летелице. Пројект је рађен у Институту “Михајло Пупин”, Београд, за специјалног наручиоца из Југославије.
7. Развој и симулација дистрибуираног авионског рачунарског система. Пројект је рађен у Институту “Михајло Пупин”, Београд, за специјалног наручиоца из Југославије.
8. Истраживање и развој хардверских и софтверских структура као подршка мултипроцесном мултимикропроцесорском систему за рад у реалном времену, Институт “Михајло Пупин”, Београд, за Основну заједницу науке, Београд
9. Развој хардверског протокола за одржавање кохеренције кеш меморија у мултипроцесорском систему са заједничком меморијом и заједничком магистралом. Пројект је рађен на Електротехничком факултету, Београд, за компанију NCR, Augsburg, Немачка.

10. Коришћење пакета N.2 за симулациону студију протокола за одржавање кохеренције кеш меморија. Студија је рађена на Електротехничком факултету, Београд за фирму TDT, Cleveland, SAD.
11. Развој тренажера за обуку машиновођа. Пројект је рађен у Институту “Михајло Пупин”, Београд, за Југословенске железнице.
12. Унапређење мултипроцесорских система са заједничком меморијом, за фирму Encore, SAD.
13. Евалуација мултипроцесорских система са хардверски имплементираним механизмом дистрибуиране заједничке меморије, за компанију Encore, SAD.
14. Развој и реализација мултипроцесорског система са рефлективном меморијом заснованог на РС рачунарима, за фирму Encore, SAD.
15. Истраживање у области паралелних рачунарских система. Истраживање је рађено на Електротехничком факултету, Београд и више других институција у оквиру петогодишњег пројекта Фонда за науку Србије.
16. Истраживање у области мултипроцесорских система са заједничком меморијом, за Министарство просвете Црне Горе.
17. Инфраструктура и апликације за електронско пословање и образовање преко Интернета. Пројекат је рађен на Електротехничком факултету, Београд, као један од стратешких пројеката Министарства за науку и технологију Србије.
18. Експертиза у области мултипроцесорских система за компанију *Hewlett Packard*, SAD.
19. Истраживање у области архитектура високе перформансе за HIPEAC2.
20. Истраживање из области интерконекционих мрежа за паралелне рачунаре високих перформанси са Институтом Јожеф Штефан, Љубљана, Словенија.
21. Master Study Development Program, за *World University Service* (WUS), Austrija.
22. Истраживање из области модела трансакционе меморије, EURO COST on TM, конзорцијум више европских универзитета.
23. Развој дигиталних технологија и умрежених сервиса у системима са уграђеним електронским компонентама. Пројекат се ради на Електротехничком факултету, Београд, као пројекат Министарства за просвету, науку и технолошки развој Србије.
24. Information Security Services Education in Serbia (ISSES). Пројекат у оквиру програма Erasmus+ са више домаћих и иностраних факултета.
25. RePROGRAM – Пројекат Министарства просвете, науке и технолошког развоја за унапређење наставе у високом школству
26. Моделовање грешака при упису у ДНК користећи технике машинског учења, Пројекат Фонда за Науку у оквиру програма Сарадња са дијаспором.

Подаци о професионалној делатности, признањима и наградама

Током школовања освајао је прве награде на градским, републичким и савезним такмичењима. Носилац је дипломе “Луча”. Током студија је више пута добијао награде Универзитета за постигнут успех у претходној години студија. Додељена му је 1989. године и стипендија Републичке заједнице науке Србије за стручно усавршавање у иностранству.

На XXVII конференцији ЕТАН-а 1982. године, добио је награду Економског факултета из Суботице, а на XXXV конференцији ЕТАН-а 1991. године награђен је за најбољи рад у секцији за рачунарску технику. На IEEE/ACM конференцији HICSS-92 добио је другу награду за рад у секцији за архитектуру рачунара. На XLIX конференцији ЕТРАН-а 2005. године, добио награду за најбољи рад у секцији за рачунарску технику и информатику. Добитник је Повеље “Капетан Миша Анастасијевић” за научно-стручни допринос развоју рачунарске технике и информатике у Србији.

Одржао је, са коауторима, више предавања по позиву и туторијала код нас и у иностранству (САД, Немачка, Италија, Сингапур, Јужна Кореја, Пољска, Бугарска) у разним компанијама (Encore, NCR, TDT), као и на више престижних међународних конференција (ISCA, NPCA) и универзитета (Pisa, Purdue)

Кандидат је обављао или и даље обавља следеће стручне активности:

1. Члан струковне организације HiPEAC (*European Network of Excellence on High Performance and Embedded Architecture and Compilation*).
2. Рецензент радова у међународним часописима *IEEE Transactions on Computers*, *IEEE Proceedings*, *IEEE Micro*, *IEEE Concurrency*, *Software: Practice and Experience*, итд.
3. Рецензент радова на међународним конференцијама *ICPP*, *HICSS*, *COMPSAC*, итд.
4. Рецензент у домаћим часописима (*Telfor Journal*, *Yujor*, *Serbian Journal of Electrical Engineering*, *Техника*) и конференција (*ЕТРАН*, *ТЕЛФОР*, *Информационе Технологије*, *Инфотек*, итд.)
5. Члан Програмског одбора конференције *Инфотек*
6. Члан Програмског одбора конференције *Информационе Технологије*
7. Члан Председништва *ЕТРАН*-а
8. Члан Програмског одбора и Научног одбора, као и координатор секције Софтерски алати и апликације међународне конференције *ТЕЛФОР*
9. Члан Уређивачког одбора часописа *TELFOR Journal*
10. Одговорни уредник сепарата Електротехника у оквиру часописа *Техника*
11. Члан управљачког комитета акције EURO COST Transactional Memory
12. Члан Програмског одбора конференције *Engineering of Computer Based Systems*

V. ДРУШТВЕНЕ АКТИВНОСТИ

Обављао је или и даље обавља следеће друштвене активности:

1. Декан Електротехничког факултета (од 2018. до 2021.)
2. В.д. декана Електротехничког факултета (од 10.11.2017. до 31.9. 2018. и од 1.10.2021 до 31.12. 2021.)
3. Продекан Електротехничког факултета за сарадњу са привредом (од 2015. до 2017.)
4. Шеф Катедре за Рачунарску технику и информатику (од 2012. до 2015.).
5. Заменик шефа Катедре за Рачунарску технику и информатику (од 2006. до 2012.).
6. Заменик шефа Одсека за Рачунарску технику и информатику.
7. Члан стручног Већа техничко-технолошких наука Универзитета у Београду (2015. до 2018.).
8. Члан Већа групације техничко-технолошких наука Универзитета у Београду (2017. до сада).
9. Члан Сената Универзитета у Београду (2017. до 2021.).

10. Члан Скупштине Конференције универзитета Србије (2018. до 2021.).
11. Члан Скупштине Института “Михајло Пупин”, Београд (2015. до сада).
12. Члан Наставне комисије Електротехничког факултета.
13. Члан Комисије Министарства просвете, науке и технолошког развоја за праћење активности на увођењу државне матуре.
14. Члан Комисије за признавање страних високошколских исправа Електротехничког факултета.
15. Члан Научног већа Института “Михајло Пупин”, Београд
16. Члан Савета РЈ за Рачунарске системе Института “Михајло Пупин”, Београд.